

TEORIA DEI CIRCUITI CLASSICA

Antonino Sommariva

Dipartimento di Ingegneria dell'Informazione (DII), Università di Brescia
Via Branze 38, 25123, Brescia

L'attività di ricerca nel campo della Teoria dei Circuiti Classica ha sinora riguardato teoremi di esistenza e unicità di soluzione per reti ausiliarie, i teoremi di Sostituzione e di Thévenin, il modello di stato per reti RCLMEJ regolari o topologicamente degeneri di tipo CE e/o LJ [1, 2], il teorema del massimo trasferimento di potenza per biporta lineari in DC terminati su resistori passivi [3], il problema delle reti commutate con condizioni iniziali incongruenti [4], l'analisi di potenza di bipoli operanti in regime multi-sinusoidale periodico lineare [5, 6], la caratterizzazione in termini di energia e passività dei bipoli LPC del I ordine [7], il calcolo dell'energia disponibile di bipoli LPPC di ordine qualsiasi e tipo proprio [8]. Nel 2010, essa ha avuto come tema dominante il calcolo dell'energia disponibile di bipoli LPPC di ordine qualsiasi e tipo improprio senza perdite. I risultati ottenuti saranno sottomessi a rivista per la pubblicazione [9].

Referenze

- [1] A. M. Sommariva, "State-space equations of regular and strictly topologically degenerate RCLMEJ networks: the multiport method", *Int. J. Cir. Theor. Appl.*, vol. 29, No. 5 pp. 435-453, Sept.-Oct., 2001.
- [2] A. M. Sommariva, "State-space equations of regular and strictly topologically degenerate RCLMEJ networks: the implicit tree-tableau method", *Proc. 8th IEEE Int. Conf. Electronics Circuits Syst.*, Malta, vol. III, pp. 1139-1141, Sept. 2001.
- [3] A. M. Sommariva, "A maximum power transfer theorem for DC linear two-port", *Proc. 2002 IEEE Int. Symposium Circuits Syst.*, Scottsdale, Arizona, May 2002, vol. 1, pp. 553-556, May 2002.
- [4] A. M. Sommariva, "Solving the two capacitor paradox through a new asymptotic approach", *IEE Proc. Circuits Devices Syst.*, vol. 150, No. 3, pp. 227-231, June 2003.
- [5] A. M. Sommariva, "Power analysis of one-ports under periodic multi-sinusoidal linear operation", *IEEE Trans. Circuits Syst. Pt. I - Regular Papers*, vol. CAS-53, No. 9, pp. 2068-2074, Sept. 2006.
- [6] A. M. Sommariva, "The generating identity of Cauchy-Schwarz-Bunyakowsky inequality", *El. Math.*, vol. 63, No. 1, pp. 1-5, Jan. 2008.
- [7] A. M. Sommariva, "Available energy and passivity of first-order LLTI one-ports", *IEEE Trans. Circuits Syst. Pt. I - Regular Papers*, vol. 57, No. 8, pp. 1983-1992, Aug. 2010.
- [8] A. M. Sommariva, "Available energy of proper LLTIP one-ports", *IEEE Trans. Circuits Syst. Pt. I - Regular Papers*, vol. 58, No. 3, pp. 521-528, March 2011.
- [9] A. M. Sommariva, "Available energy of improper lossless LLTIP one-ports".